

SPECIFICATION

MODEL: 012-LAP-SSI Interface-M

PART NO : _____

VERSION : V1.09

Approver		Check	Design
GM	PM		

Customer Confirm

目录

1	软件注册	3
2	人机界面	6
3	使用说明	9

1 软件注册

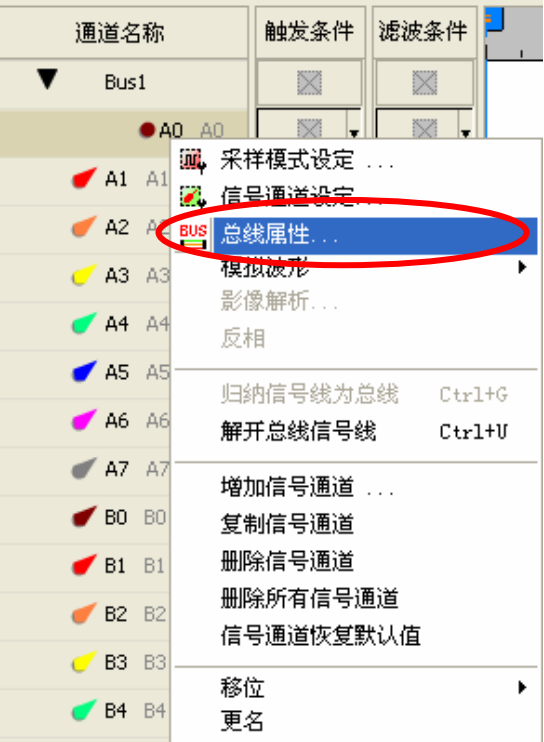
软件注册请依照下列步骤进行注册。

- ※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。
- ※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

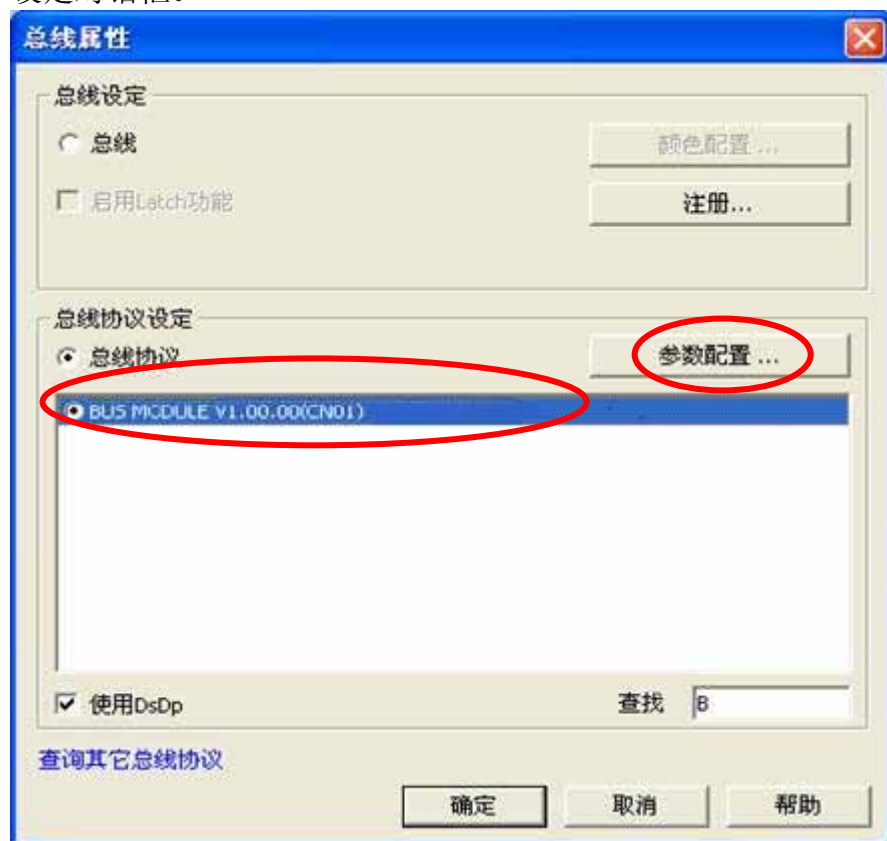
STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



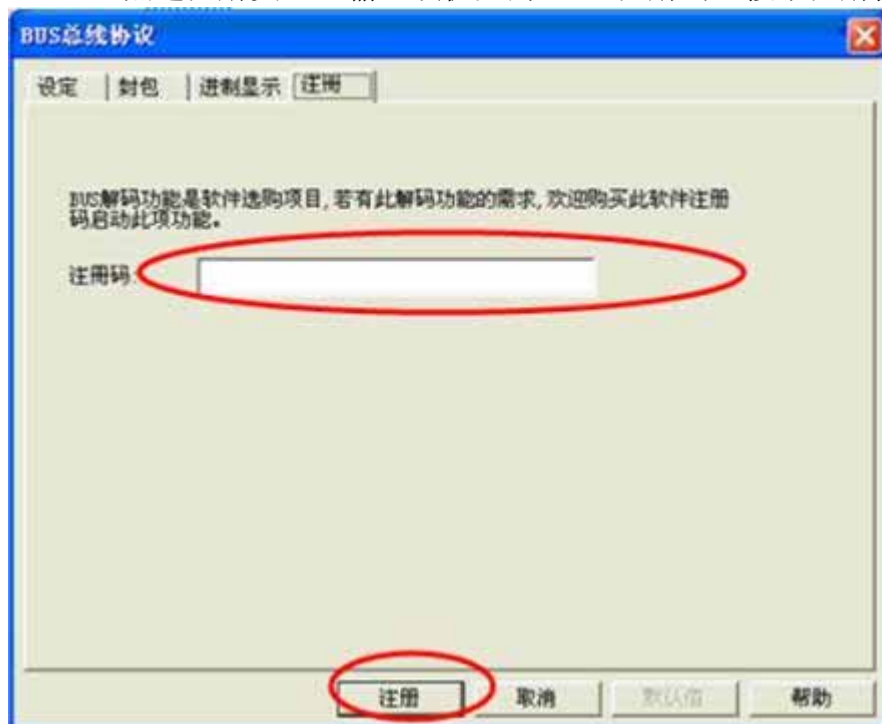
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



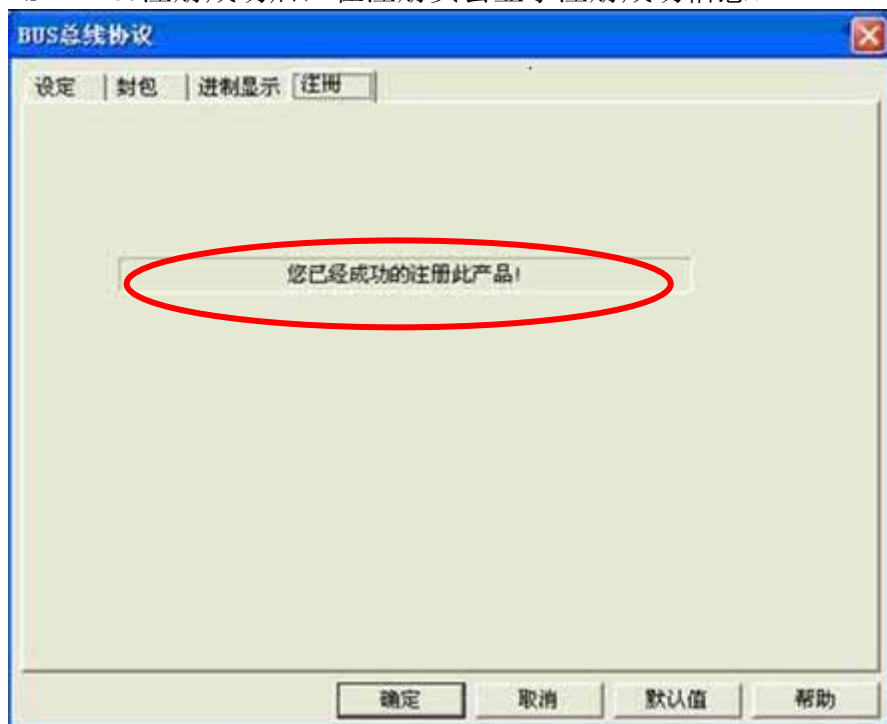
STEP 3.在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4.点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



STEP 5.注册成功后，在注册页会显示注册成功信息。



2 人机界面

在设定部分，SSI Interface 相关设定可参考下图界面。

设定页

SSI Interface总线协议

设定

封包

进制显示

注册

通道设定

SLK时钟线:

A0

RD/TD数据线:

A2

总线协议设定

模式选择:

正常模式

FSL1/FSL0设定:

FSL1=0 FSL0=0

数据通道:

RD (接收数据)

数据长度:

8

传送方向:

MSB->LSB

采样边沿:

下降沿

FS通道设定

FS通道

FS通道:

A1

虚拟FS

待命时间:

20ns

(Min:20ns, Max:1.311ms)

总线协议颜色

RD

TD

确定

取消

默认值

帮助

通道设定:

SLK 时钟讯号：默认为 A0。
RD/TD 数据讯号：默认为 A2。

总线协议设定:

模式选择：可选择正常模式和网络模式。
FSL1/FSL0 设定：可选择 FSL1=0 FSL0=0，FSL1=1 FSL0=0，FSL1=0 FSL0=1，FSL1=1 FSL0=1。
数据通道：可设定 RD（接送数据）或 TD（传输数据）。
数据长度：可选择数据长度 8，12，16，24。使用者也可自行设定 4~32 之间的数据长度。
传送方向：可设定数据的传送方向为 MSB->LSB 或 LSB->MSB，默认为 MSB->LSB。
采样边沿：设定采样边沿为上升沿或是下降沿。

FS 通道设定:

FS 通道：FS 通道默认为 A1。
虚拟 FS 设定：待命时间，在采样频率为 50MHz 时，默认为 20ns。

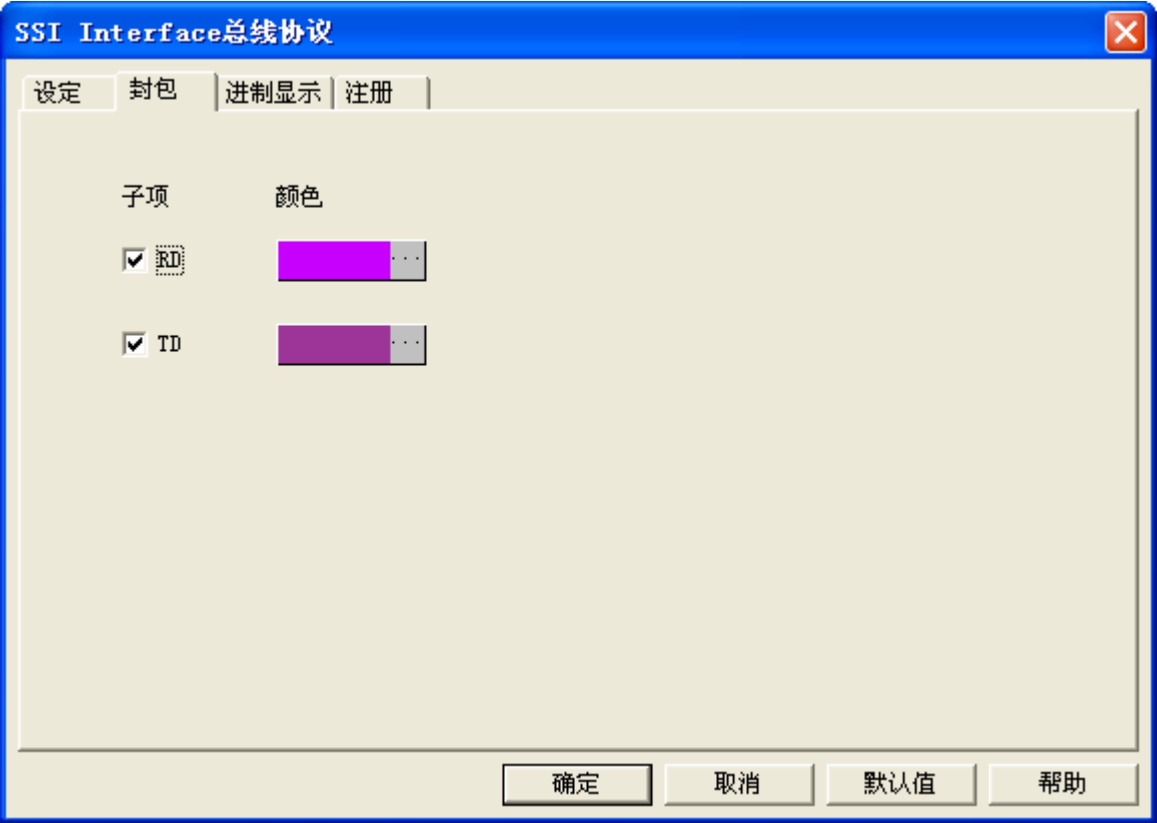
串行协定颜色:

使用者可自行设定解码字段的颜色。

6/15

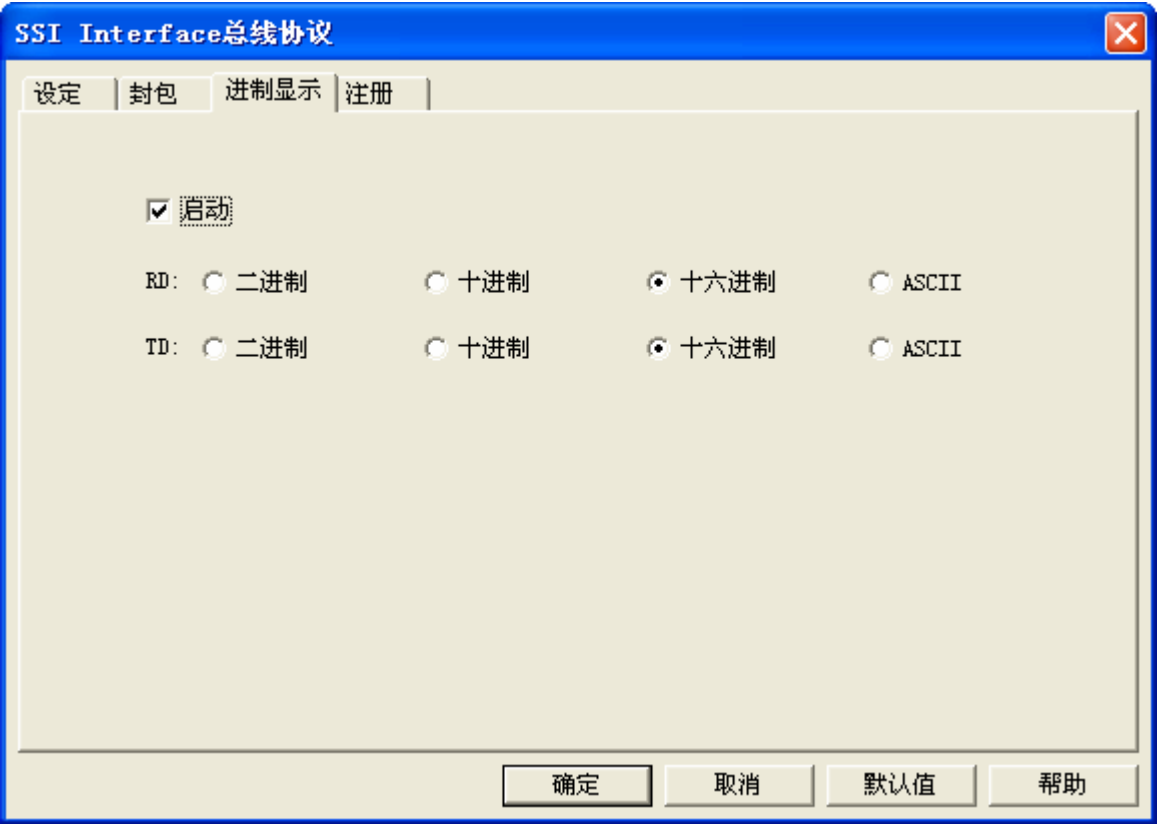
FM07F1D

封包页



封包部分可依使用者选择相关颜色进行调整。

进制页



启动自定义进制显示，RD, TD 为十六进制，用户也可自定义，波形区、封包列表 RD, TD 数据格式以模组控制。默认不启动，则由主程序控制数据格式。

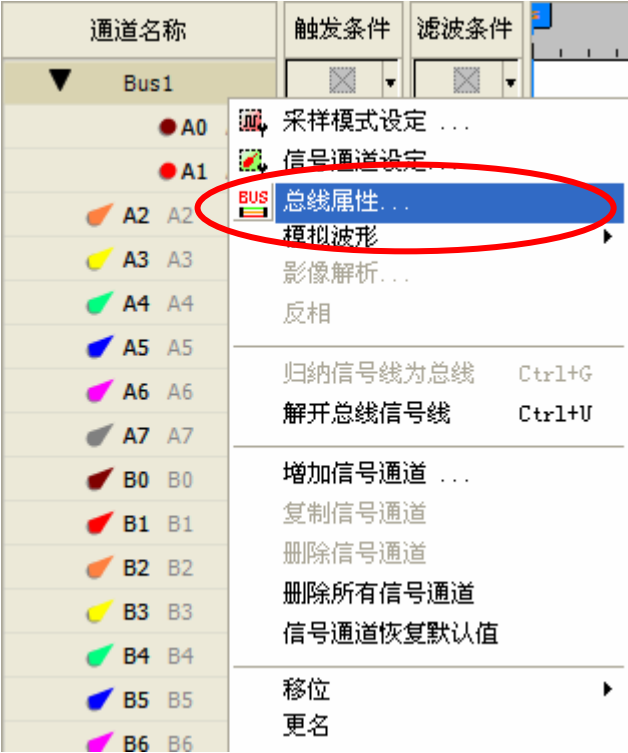


3 使用说明

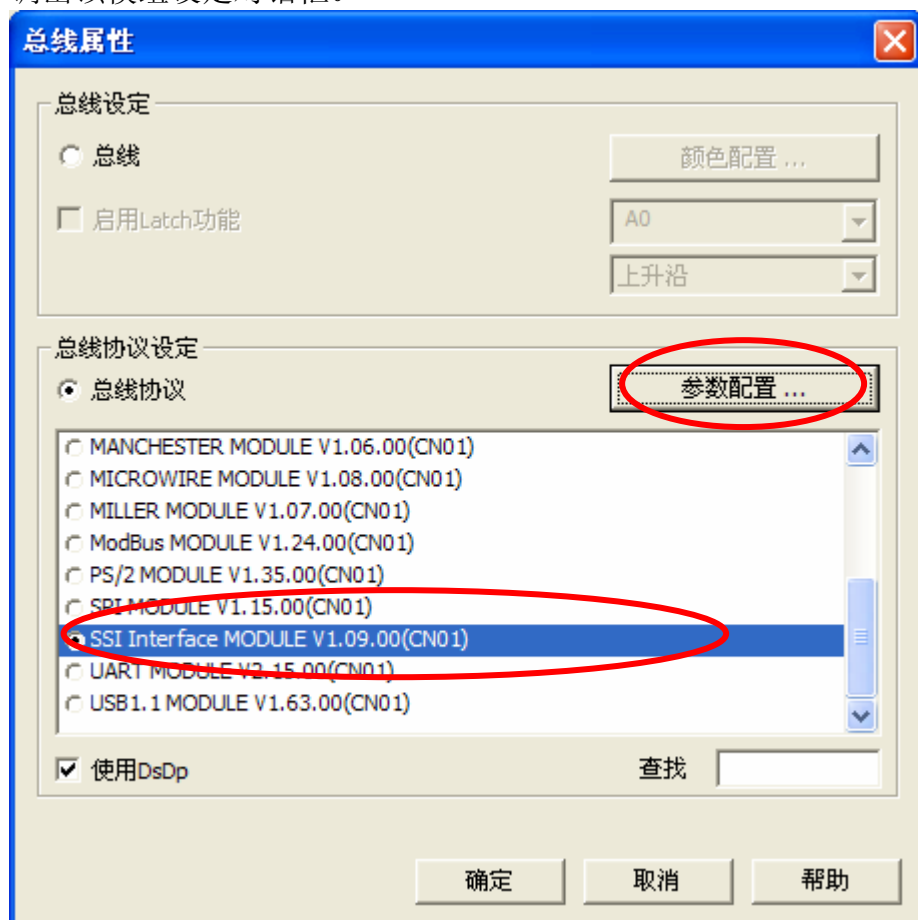
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0,A1 归纳为 Bus1，SSI Interface 总线协议分析需要 2 线或 3 线解码。



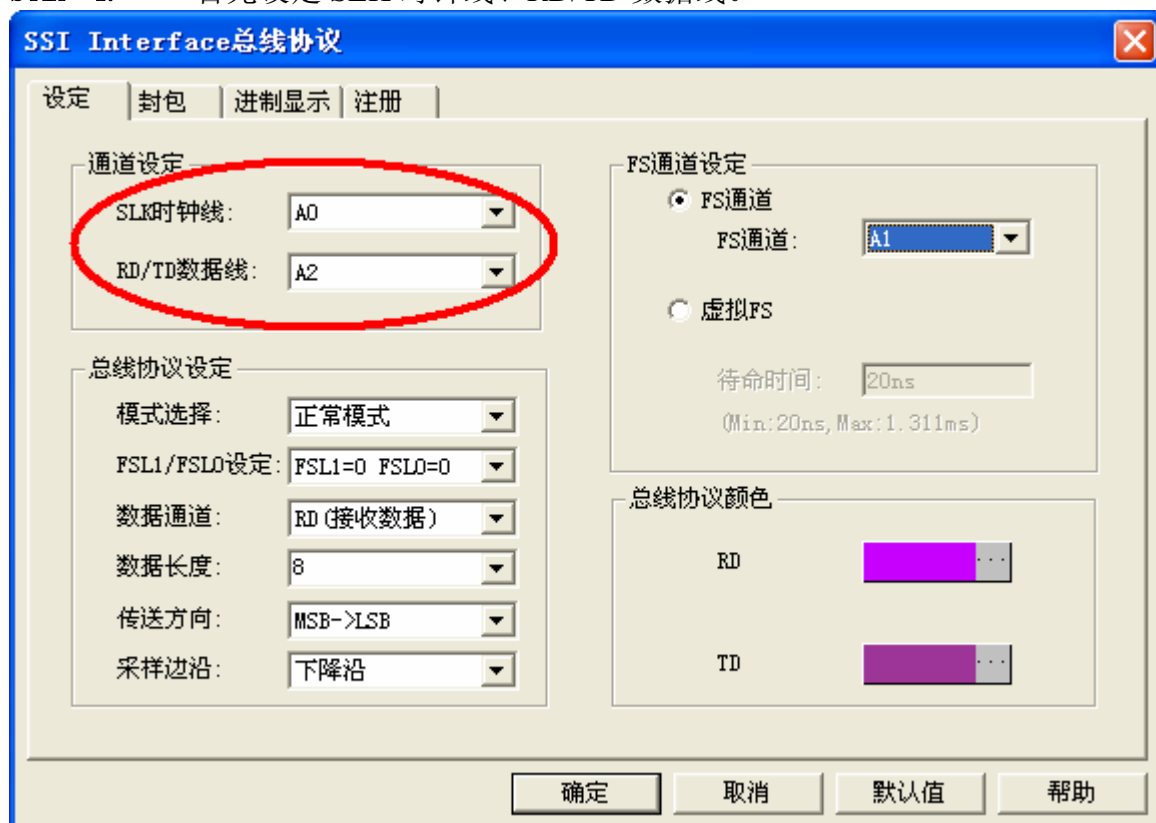
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



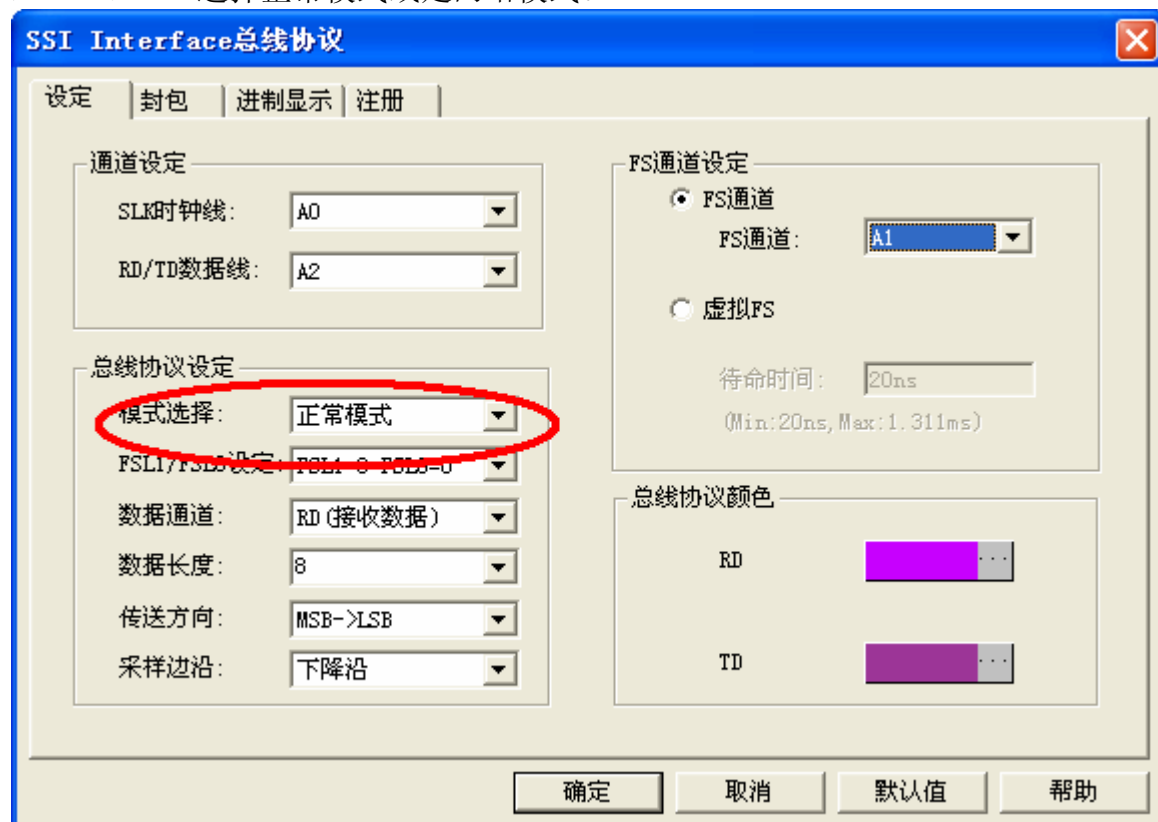
STEP 3. 在总线属性对话框，点选 SSI Interface MODULE V1.09.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



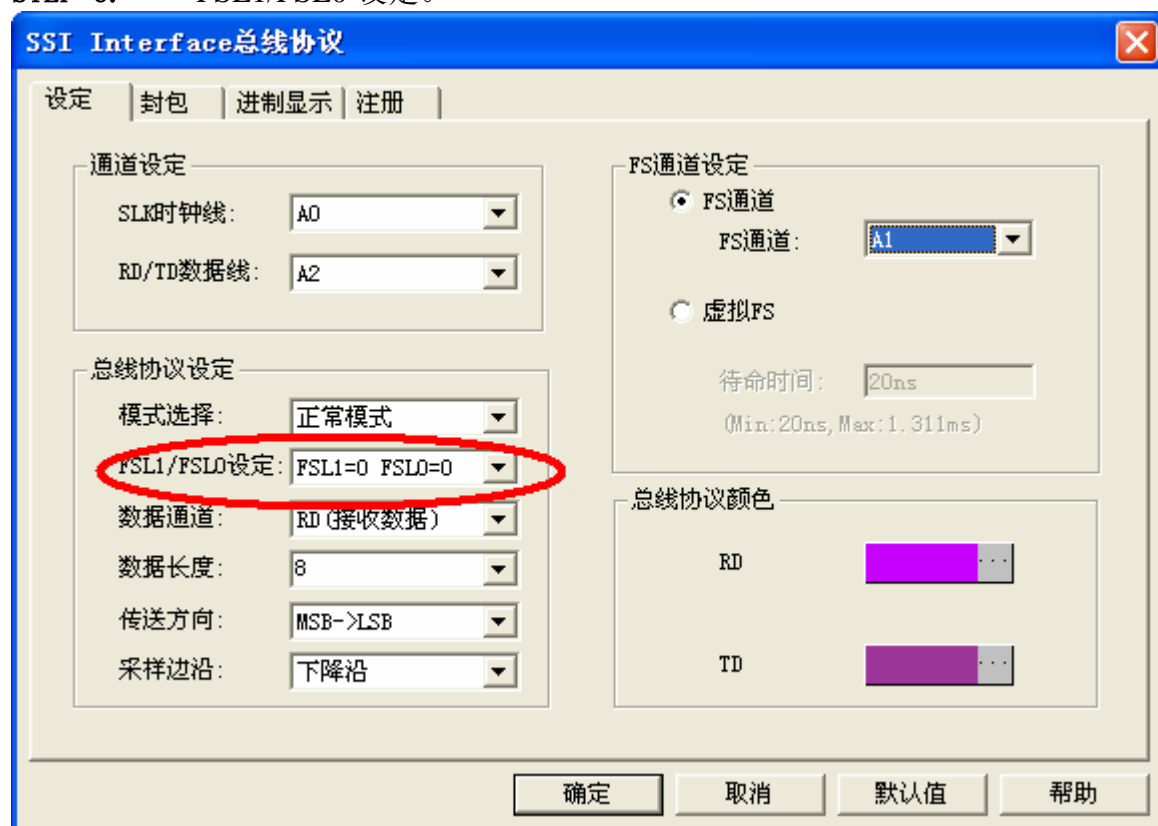
STEP 4. 首先设定 SLK 时钟线、RD/TD 数据线。



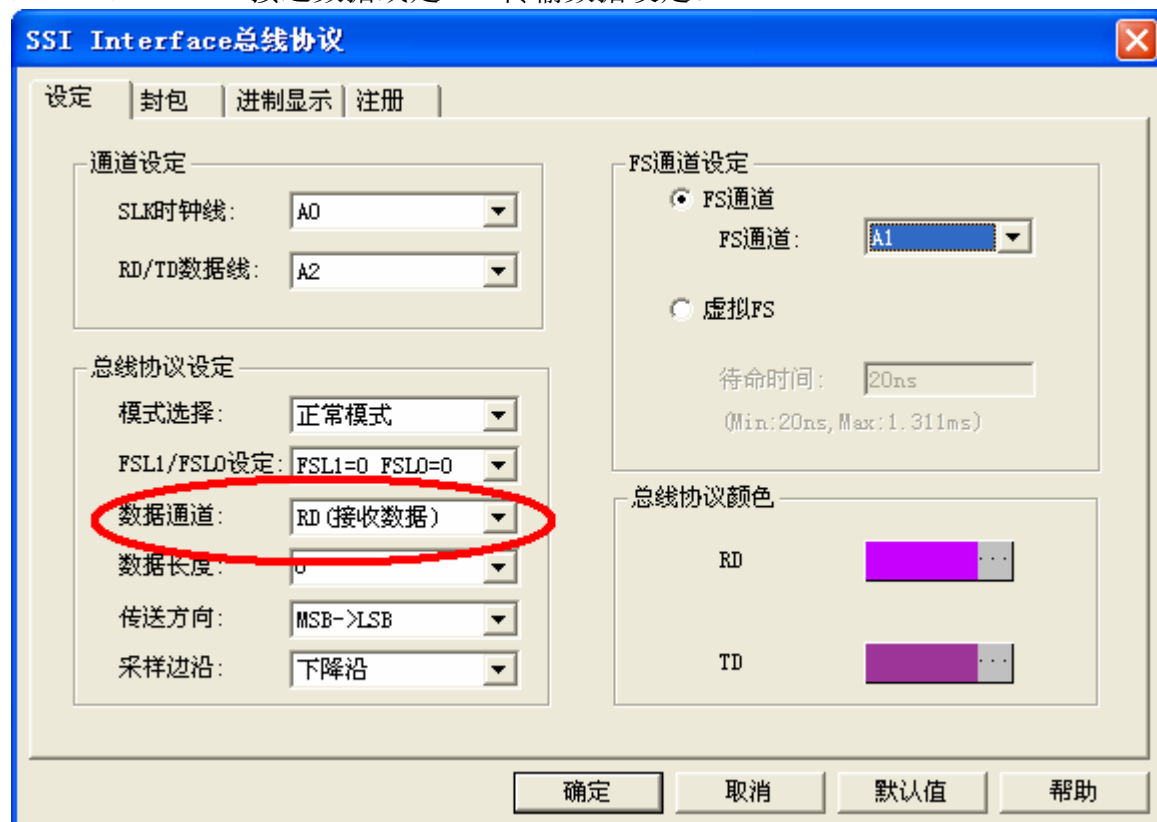
STEP 5. 选择正常模式或是网络模式。



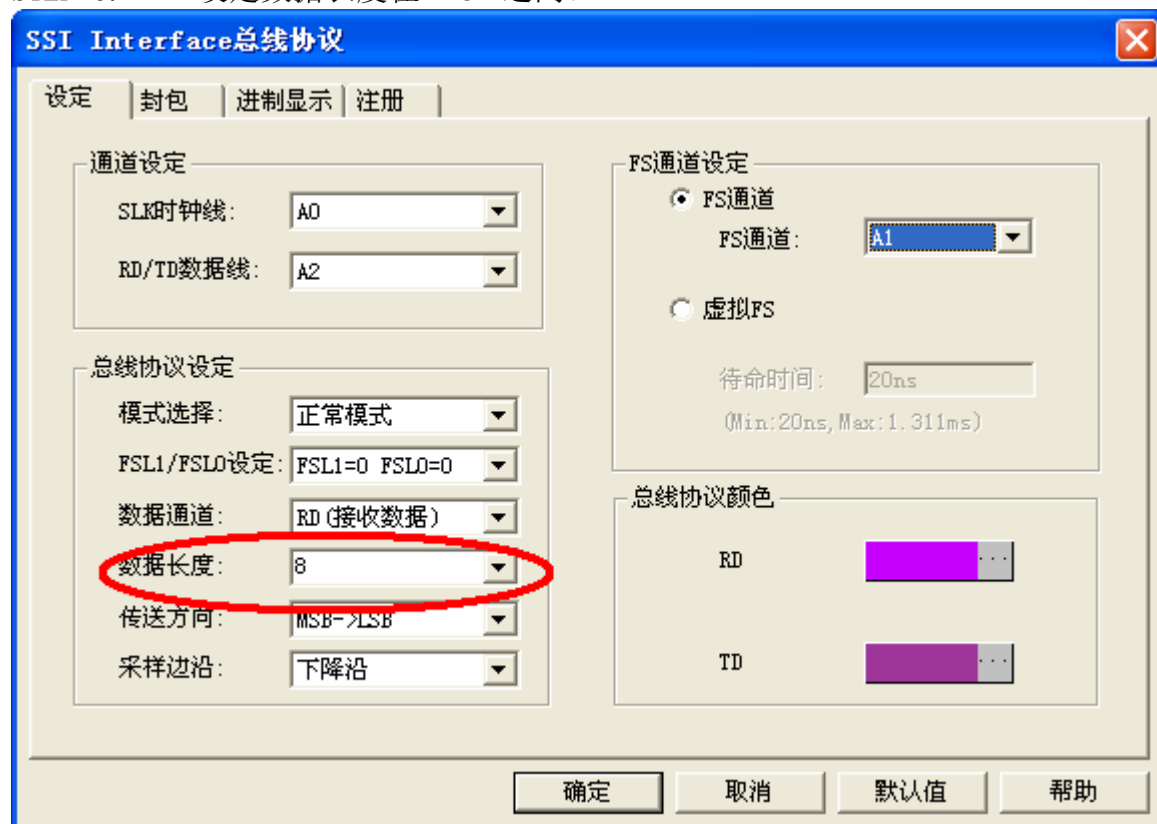
STEP 6. FSL1/FSL0 设定。



STEP 7. RD 接送数据或是 TD 传输数据设定。



STEP 8. 设定数据长度在 4~32 之间。



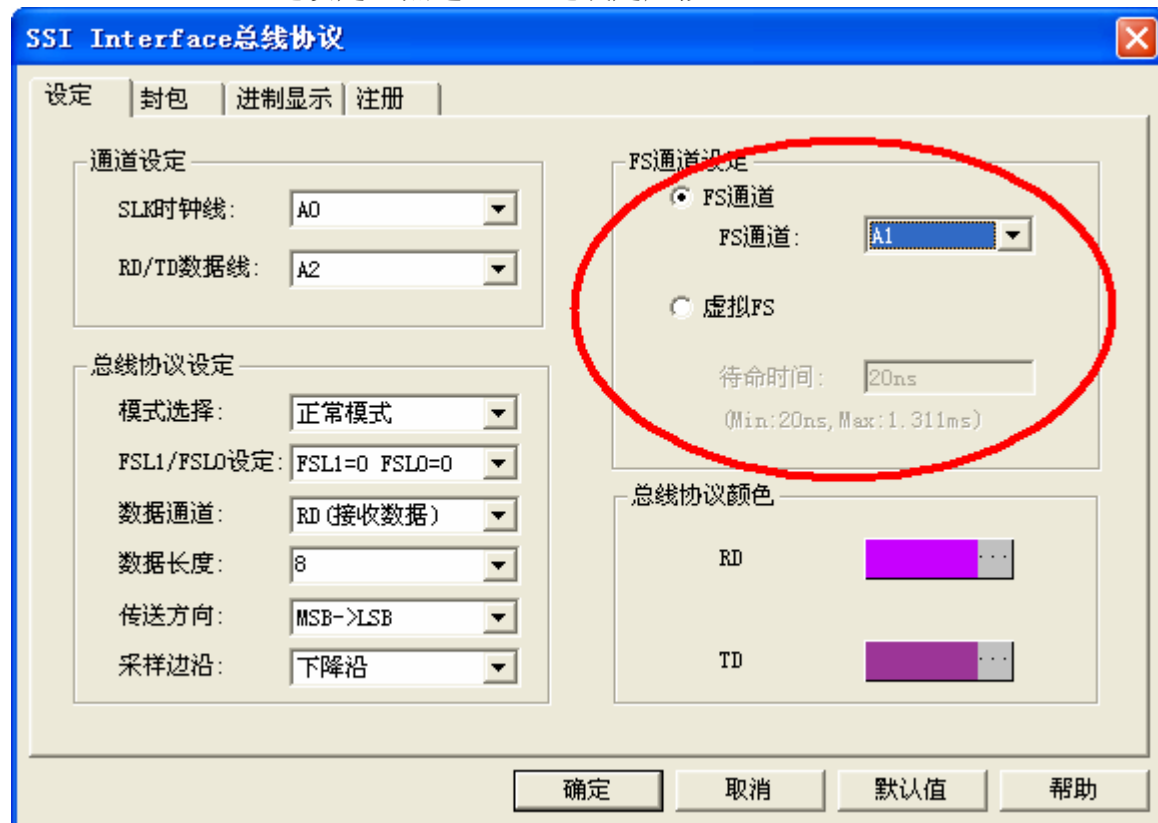
STEP 9. 传送方向设定为 MSB->LSB 或 LSB->MSB。

The screenshot shows the 'SSI Interface 总线协议' window with the '设定' (Settings) tab selected. The '通道设定' (Channel Settings) section has 'SLK时钟线:' set to 'A0' and 'RD/TD数据线:' set to 'A2'. The '总线协议设定' (Bus Protocol Settings) section has '模式选择:' set to '正常模式', 'FSL1/FSL0设定:' set to 'FSL1=0 FSL0=0', '数据通道:' set to 'RD (接收数据)', '数据长度:' set to '8', '传送方向:' set to 'MSB->LSB' (circled in red), and '采样边沿:' set to '下降沿'. The 'FS通道设定' (FS Channel Settings) section has 'FS通道:' set to 'A1' and '待命时间:' set to '20ns'. The '总线协议颜色' (Bus Protocol Colors) section shows 'RD' with a green bar and 'TD' with a blue bar. At the bottom are buttons for '确定' (OK), '取消' (Cancel), '默认值' (Default), and '帮助' (Help).

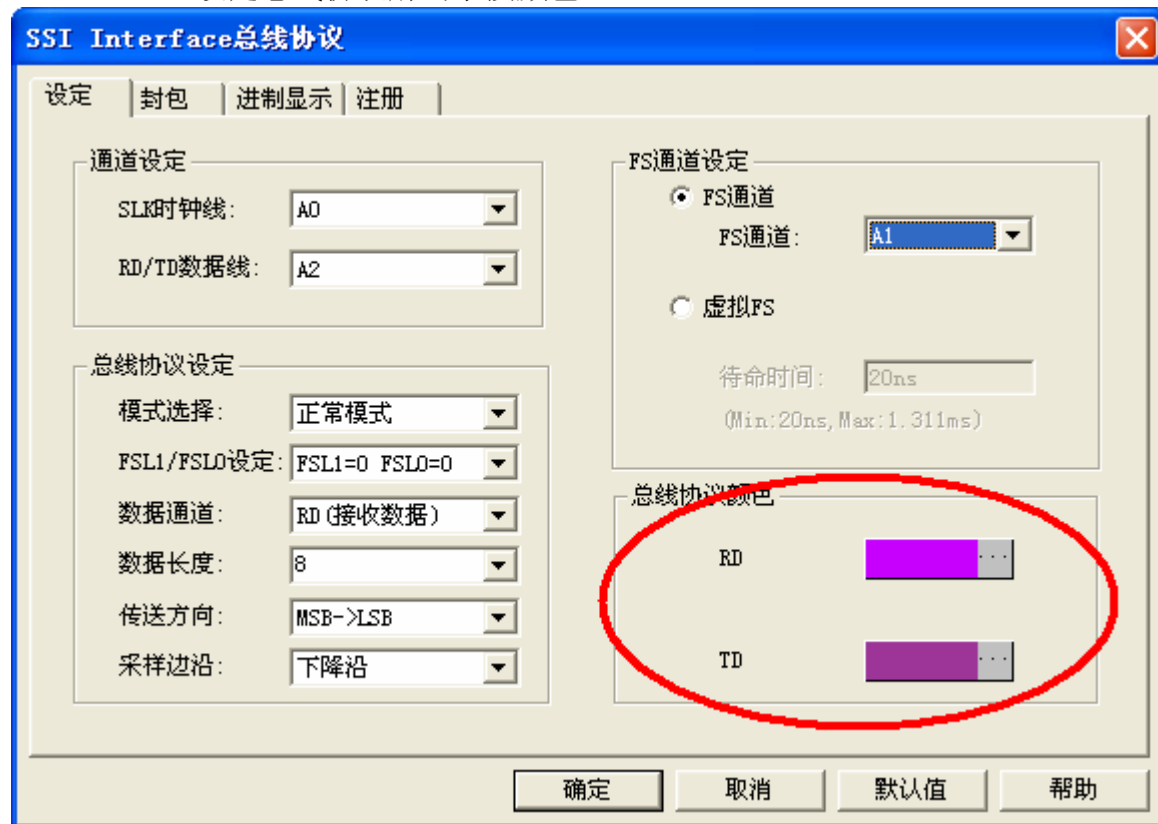
STEP 10. 设定采样边沿为上升沿或是下降沿。

The screenshot shows the same 'SSI Interface 总线协议' window. In this step, the '采样边沿:' (Sampling Edge) dropdown in the '总线协议设定' section is now set to '下降沿' (Falling Edge) and is circled in red. All other settings remain the same as in Step 9.

STEP 11. FS 通道设定，点选 FS 通道或是虚拟 FS。

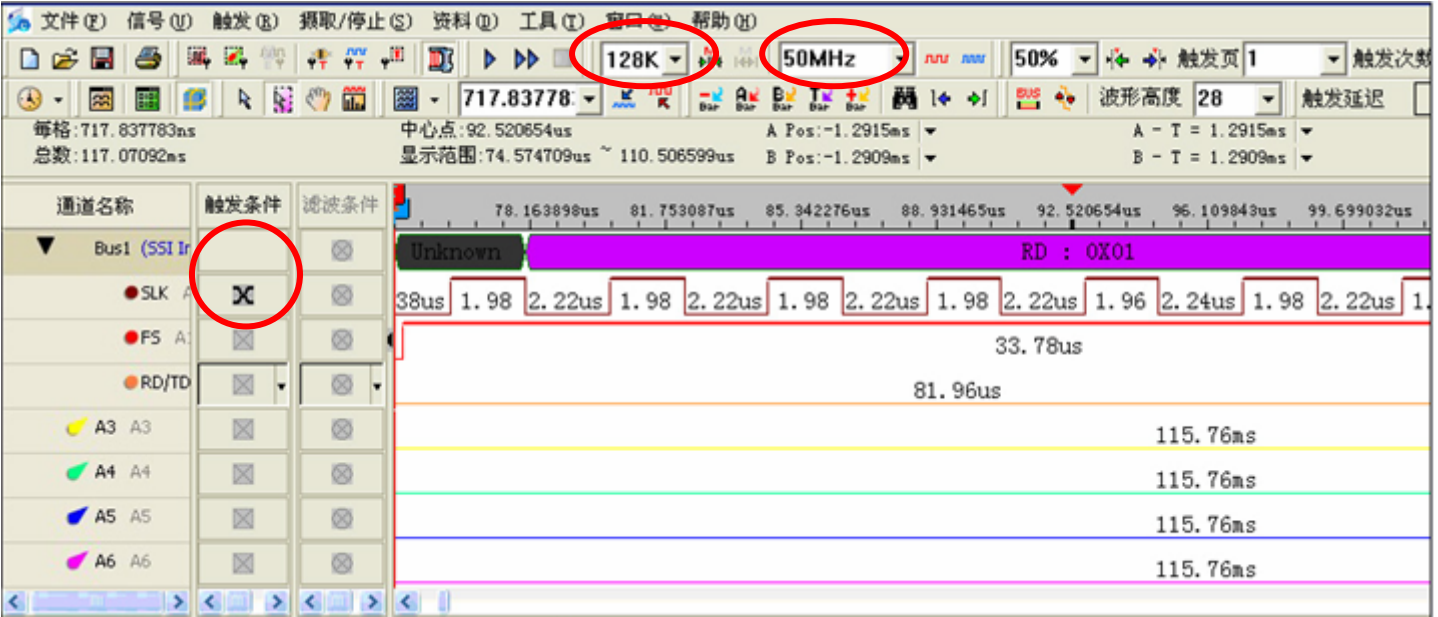


STEP 12. 设定总线协议解码字段颜色。



STEP 13. 总线协议译码完成图示，设定条件 SLK 为任一边沿触发、内存容量为 128K、采样频率为 50MHz。（取样频率最好是待测讯号的 4 倍以上）

总线协解读码



封包列表

